

Webinarer

Cadence afholder i forbindelse med lanceringen af Release 16.2 en række web seminarer

- 13. Nov. kl. 16-17:
Constraint Driven HDI design flow
- 3. Dec. kl. 16-17 og
4. Dec. kl. 20-21:
Frontend logic & Constraint Authoring Flow med Allegro Design Entry HDL
- 10. Dec. kl. 16-17 og
10. Dec. kl. 20-21:
RF PCB Design using Cadence Allegro technology and Agilent ADS
- 19. Nov. kl. 16-17 og
19. Nov. kl. 20-21:
Whats new in OrCAD Capture & PSpice A/D

[Se datoer og tilmeld dig her](#)

Flere af Webinarerne *er desuden arkiverede og kan ses når det passer dig bedst.*

Kalender

Du kan se de nyeste datoer og informationer på vores hjemmeside <http://nordcad.dk>

November i Aalborg

[PCB Editor Introduktion](#)

[PCB Editor Udvidet](#)

[SI & Digital Design](#)

Se vores [uddannelseskatalog](#).

Opdateringer

Allegro SPB 16.2

<http://downloads.cadence.com>

Ny teknologi i Capture CIS 16.2

Cadence har som en del af den øgede investering i teknologi til OrCAD Capture og OrCAD Capture CIS (Allegro Design Entry CIS) netop lanceret helt ny og banebrydende teknologi i version 16.2.

Context-aware Non-Linear Graphic Editing

Er en helt ny metode til at forbedre produktiviteten når der arbejdes på store diagramsider med mange komponenter. Funktionen auto-zoomer omkring objekter under cursoren under editeringsfunktioner såsom komponent placering eller tegning af wires.

Denne nye funktion er tilgængelig i alle udgaver af Capture version 16.2.



Se filmen der viser funktionen: [Context-aware Non-Linear Graphic Editing](#) (3MB)

ActiveParts Portal

Den nye ActiveParts Portal er en udvidelse af det eksisterende ActiveParts online komponent katalog. Cadence samarbejder i den forbindelse med SupplyFram, Inc. mht. at levere nye valg muligheder for designeren samt langt flere komponent information såsom RoHS, indkøbsinformation fra Avnet, Arrow og andre komponent distributører.

Den nye ActiveParts Portal er tilgængelig allerede nu for alle som har Capture CIS (Design Entry CIS) version 16.2

Se en film der viser den udvidede funktionalitet på: [ActiveParts Portal](#) (38MB)

Part Information	Manufacturer	Distributors
TL16C752PT DUAL UART WITH 64-BYTE FIFO 48-LQFP -40 TO 85 RoHS: YES Pb Free: FALSE More Details PLACE IN SCHEMATIC	 Texas Instruments Download datasheets, order samples, and access technical documents  GO	Avnet Arrow BUY NOW! Mouser Electronics BUY NOW! View All

Udover ovennævnte funktioner indeholder Capture og Capture CIS en lang række af nye funktioner og forbedringer, herunder forbedret FPGA Design-in flow. Se evt. filmen fra en tidligere udgave af e-SERVICE der viser nogle af nyhederne: [Release 16.2 Nyheder](#)

Forrige nr. - Nordcad Service Nyt nr. 90

Forrige udgave af e-SERVICE indeholdt informationer om oprettelse af diagramsymbol til PSpice subcircuit modeller. Du kan læse mere på

<http://www.nordcad.dk/download/Teknik/e-service/e-service90.pdf>