

Cadence webseminarer

Deltag i Webseminaret "SMPS Design og analyse med Cadence PSpice teknologi" eller et af de andre seminarer, som Cadence afholder i august og september.

Se mere og tilmeld dig [her](#)

Date	Webinar title	Technology challenges
8/26/2009	SoC I/O Padding Optimization using Cadence SIP Co-Design Technology	
9/27/2009	Switch-Mode Power Supply Design and Analysis with Cadence PSpice Technology	
9/23/2009	Concurrent Team Design for Complex PCBs	

Mød os på FPGA World

Vi deltager på FPGA World Copenhagen d. 8. september.

Her har du mulighed for at møde os samt at se en præsentation af OrCAD/Allegro FPGA System Planner.

Se programmet og tilmeld dig [her](#)

Kalender

Se de nyeste informationer på vores hjemmeside <http://nordcad.dk>

2. september i Aalborg

[Capture CIS](#)

15.-16. september i Aalborg

[SI og Avanceret Digital Design](#)

17. september

[SI praktisk workshop](#)

22. september

[PSpice Introduktion](#)

23.-14. september

[PSpice Udvidet](#)

Se vores [uddannelseskatalog](#)

Opdateringer

Allegro SPB 16.2

<http://downloads.cadence.com>

Gratis constraint template

Vi frigiver i dag den første udgave af vores **constraint template**, der kan hjælpe med at specificere og overlevere constraints fra diagramtegning til printudlægning.

Constraint templatens består af

- et Excel regneark
- et tillægsprogram "Constraint Template Loader" til OrCAD/Allegro PCB Editor (inkl. demo udgaven)

Idéen bag Constraint templatens er, at designeren - på højt niveau i et Excel regneark - angiver de ønskede constraints for

- sikkerhedsafstande for netklasser og evt. netklasse til netklasse
- banebredder for netklasser
- elektriske constraints som matchede længder, impedanser, max længder etc.

Herefter anvender designeren i parallel netklasse navne og electrical constraint navne i diagrammet. Sammen med netlisten leveres constraint skabelonen til printudlæggeren, som kan anvende "Constraint Template Loader" programmet til automatisk at oprette constraints fra Constraint Templatens.

Printudlæggeren kan herefter finjustere de angivne constraints og angive yderligere constraints på printet.

Du kan se en film, der viser, hvordan constraint templatens anvendes på

http://www.nordcad.dk/dk/film/constraints_og_si_traening/constraint_template.htm

På denne side kan du downloade constraint templatens og det tilhørende "Constraint Template loader" program.

Lær at anvende Constraint Templatens og at finde de rigtige constraints

Deltag i én af vore gratis workshops "Constraint og SI Workshop"

- 30. september - [læs mere og tilmeld](#)
- 3. november - [læs mere og tilmeld](#)

	A	B	C	D	E	F
1						Spacing Net Class
2		data	ctrl	clk	power	
3		data	1.0MM			
4		ctrl		0.2MM		
5		clk				
6		power		0.2MM		

Type	Objects	Referenced Spacing CSet	Line To						
			Line	Thru Pin	SMD Pin	Test Pin	Thru Via	BB Via	Test Via
			mm	mm	mm	mm	mm	mm	mm
Dsn	test2	DEFAULT	0.1	0.1	0.1	0.1	0.1	0.1	0.1
NCIs	ADDR	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCIs	CLK	1.0MM	1.0	1.0	1.0	1.0	1.0	1.0	1.0
NCC	CTRL	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCC	POWER	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCIs	CTRL	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCC	CLK	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCC	DATA	1.0MM	1.0	1.0	1.0	1.0	1.0	1.0	1.0
NCIs	DATA	0.5MM	0.3	0.3	0.3	0.3	0.3	0.3	0.3
NCC	CTRL	1.0MM	1.0	1.0	1.0	1.0	1.0	1.0	1.0
NCIs	HV	2.0MM	2.0	2.0	2.0	2.0	2.0	2.0	2.0
NCIs	LV	2.0MM	2.0	2.0	2.0	2.0	2.0	2.0	2.0
NCIs	POWER	0.5MM	0.5	0.5	0.5	0.5	0.5	0.5	0.5
NCC	CLK	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2

Forrige udgave - Nordcad Service Nyt 105

Forrige udgave af e-SERVICE annoncerede gratis instruksions og træningsfilm - læs mere på

<http://www.nordcad.dk/download/Teknik/e-service/e-service105.pdf>