

Cadence webseminarer

Deltag i Webseminaret "Concurrent Team Design for Complex PCBs" eller ét af de andre seminarer, som Cadence afholder.

Se mere og tilmeld dig [her](#)

Date	Webinar title	Technology challenges
8/26/2009	SoC I/O Pading Optimization using Cadence SIP Co-Design Technology	High speed digital, High speed analog, High speed mixed signal, High speed data conversion
9/27/2009	Switch-Mode Power Supply Design and Analysis with Cadence PSpice Technology	High speed digital, High speed analog, High speed mixed signal, High speed data conversion
9/23/2009	Concurrent Team Design for Complex PCBs	High speed digital, High speed analog, High speed mixed signal, High speed data conversion

Constraint driven PCB flow

- Hurtigt og effektivt review med Constraint Manager
- Styr placering og routing med constraints
- Simulering af routede baner på print

Se mere [her](#)

Kalender

Se de nyeste informationer på vores hjemmeside <http://www.nordcad.dk>

1. oktober
[PCB Editor Superbruger](#)
7. oktober
[SI Analysis med SigXplorer](#)
20. oktober
[PSpice Model uddannelse](#)
21. oktober
[PSpice Advanced Analysis](#)

Se vort [uddannelseskatalog](#)

Opdateringer

Allegro SPB 16.2
<http://downloads.cadence.com>

Gratis constraint og SI workshop - sidste chance i år!

Lær at anvende Constraint templatens og at finde de rigtige constraints

Deltag i én af vore gratis "Constraint og SI workshop"

- **30. september (Aalborg)** - [læs mere og tilmeld](#)
- **3. november (Aalborg)** - [læs mere og tilmeld](#)
- **4. november (Glostrup)** - [læs mere og tilmeld](#)

Hvis du ønsker at deltage, skal du tilmelde dig snarest!

Frigivelsen af vores gratis **constraint template**, der kan hjælpe med at specificere og overlevere constraints fra diagramtegning til printudlægning, har vakt meget stor interesse.

Vi har allerede sat en **ekstra workshop** på programmet - der afholdes ikke flere workshops i år, da vi har en lang række af andre tiltag i teknisk afdeling - bl.a. er OrCAD / Allegro release 16.3 på vej

Idéen bag Constraint templatens er, at designeren - på højt niveau i et Excel regneark - angiver de ønskede constraints for

- sikkerhedsafstande for netklasser og evt. netklasse til netklasse
- banebredder for netklasser
- elektriske constraints som matchede længder, impedanser, max længder etc.

Herefter anvender designeren i parallel netklasse navne og electrical constraint navne i diagrammet. Sammen med netlisten leveres constraint skabelonen til printudlæggeren, som kan anvende "Constraint Template Loader" programmet til automatisk at oprette constraints fra Constraint Templatens.

Printudlæggeren kan herefter finjustere de angivne constraints og angive yderligere constraints på printet.

Du kan se en film, der viser, hvordan constraint templatens anvendes på

http://www.nordcad.dk/dk/film/constraints_og_si_traening/constraint_template.htm

På denne side kan du downloade constraint templatens og det tilhørende "Constraint Template loader" program.

	A	B	C	D	E	F
1						
2			data	ctrl	clk	power
3		data		1.0MM		
4		ctrl			0.2MM	
5		clk				
6		power			0.2MM	

Type	Objects	Referenced Spacing CSet	Line To						
			Line	Thru Pin	SMD Pin	Test Pin	Thru Via	BB Via	Test Via
			mm	mm	mm	mm	mm	mm	mm
Dsn	test2	DEFAULT	0.1	0.1	0.1	0.1	0.1	0.1	0.1
NCIs	ADDR	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCIs	CLK	1.0MM	1.0	1.0	1.0	1.0	1.0	1.0	1.0
NCC	CTRL	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCC	POWER	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCIs	CTRL	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCC	CLK	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2
NCC	DATA	1.0MM	1.0	1.0	1.0	1.0	1.0	1.0	1.0
NCIs	DATA	0.3MM	0.3	0.3	0.3	0.3	0.3	0.3	0.3
NCC	CTRL	1.0MM	1.0	1.0	1.0	1.0	1.0	1.0	1.0
NCIs	HV	2.0MM	2.0	2.0	2.0	2.0	2.0	2.0	2.0
NCIs	LV	2.0MM	2.0	2.0	2.0	2.0	2.0	2.0	2.0
NCIs	POWER	0.5MM	0.5	0.5	0.5	0.5	0.5	0.5	0.5
NCC	CLK	0.2MM	0.2	0.2	0.2	0.2	0.2	0.2	0.2

Forrige udgave - Nordcad Service Nyt 106

Forrige udgave af e-SERVICE annoncerede gratis constraint template - læs mere på <http://www.nordcad.dk/download/Teknik/e-service/e-service106.pdf>